

- 4.5. A teljesítmény növelése 312
- 4.5.1. Gyorsítótár 313
- 4.5.2. Elágazásjövendölés 319
- 4.5.3. Sorrendtől eltérő végrehajtás és regiszterátnevezés 324
- 4.5.4. Feltételezett végrehajtás 329
- 4.6. Példák a mikroarchitektúra-szintre 332
- 4.6.1. A Pentium 4 CPU mikroarchitektúrája 332

- 5.4. Címzési módszerek 380
- 5.4.1. Címzési módok 380
- 5.4.2. Közvetlen címzés 380
- 5.4.3. Direkt címzés 381
- 5.4.4. Regisztercímzés 381
- 5.4.5. Regiszter-indirekt címzés 381
- 5.4.6. Indexelt címzés 382
- 5.4.7. Bázisindex címzési mód 384
- 5.4.8. Veremcímzés 384
- 5.4.9. Címzési módok elágazó utasításokban 388
- 5.4.10. A műveleti kód és a címzési mód ortogonalitása 388
- 5.4.11. A Pentium 4 címzési módjai 390

- 5.8. Az Intel IA-64 architektúra és az Itanium 2 431
- 5.8.1. A Pentium 4 problémái 431

- 6.1. Virtuális memória 445
- 6.1.1. Lapozás 446
- 6.1.2. A lapozás megvalósítása 448
- 6.1.3. A kérésre lapozás és a munkahalmaz modell 452
- 6.1.4. Lapcserélő eljárások 453
- 6.1.5. Lapméret és elaprózódás 455
- 6.1.6. Szegmentálás 456
- 6.1.7. A szegmentálás megvalósítása 459
- 6.1.8. A Pentium 4 virtuális memóriája 462
- 6.1.9. Az UltraSPARC III virtuális memóriája 466
- 6.1.10. Virtuális memória és gyorsítótár 469

- 8.1.2. Lapkasztű többszálúság 572
- 8.1.3. Egylapkás multiprocesszorok 578

- A függelék. Bináris számok 696
- A.1. Véges pontosságú számok 696
- A.2. Számrendszerek alapszámai 698
- A.3. Konverzió egyik alapról a másik alpra 700
- A.4. Negatív bináris számok 703
- A.5. Bináris aritmetika 705
- A.6. Feladatok 706

- B függelék. Lebegőpontos számok 708
- B.1. A lebegőpontos számábrázolás elvei 708
- B.2. Az IEEE 754-es lebegőpontos szabvány 711
- B.3. Feladatok 715