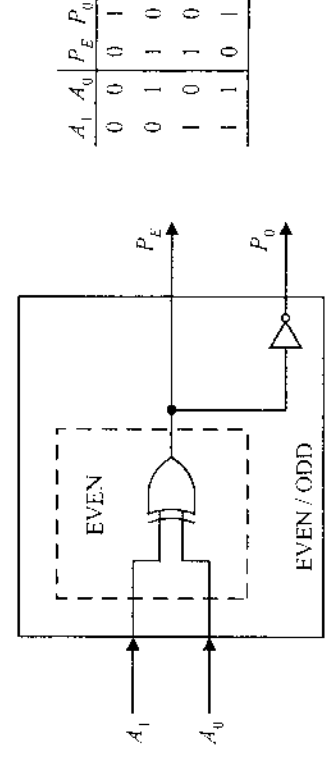


Szinkron-rendszer elvi felépítése

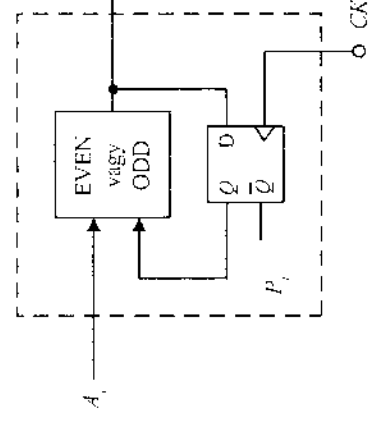


a)

A_1	A_0	P_E	P_0
0	0	0	1
0	1	1	0
1	0	1	0
1	1	0	1

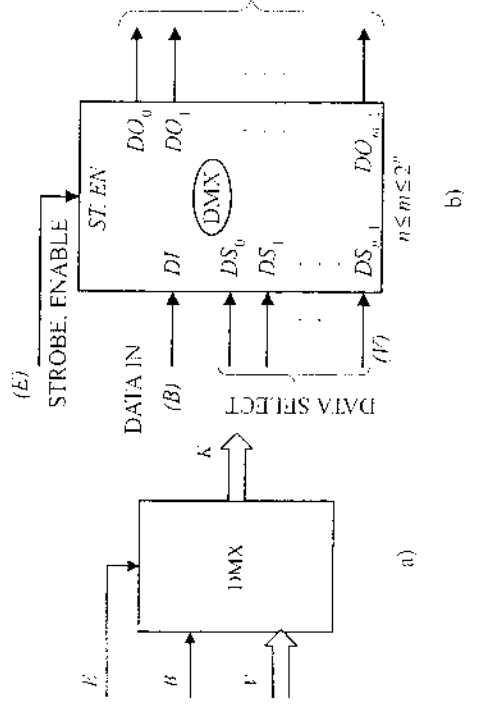
b)

Két bit-es paritásképző működési elve



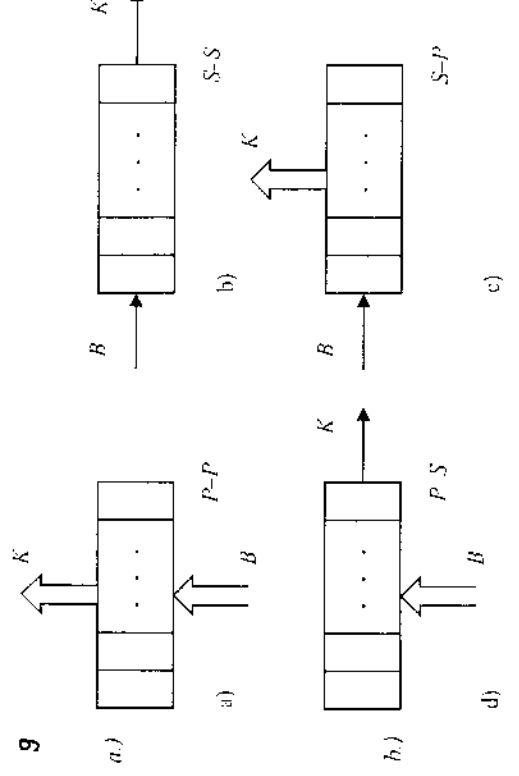
a)

Soros paritáskepző cella felépítése

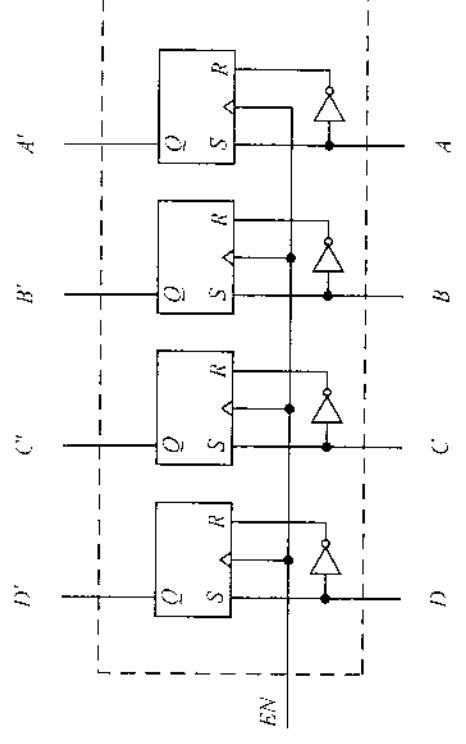


b)

DEMULTIPLÉXER elvi vázlatja

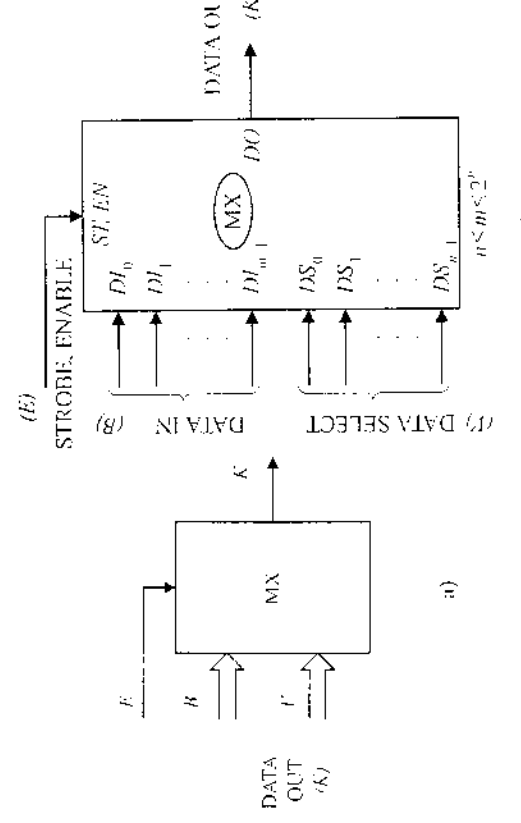


Regiszterek alapváltozatai



4 bit-es P-P regiszter

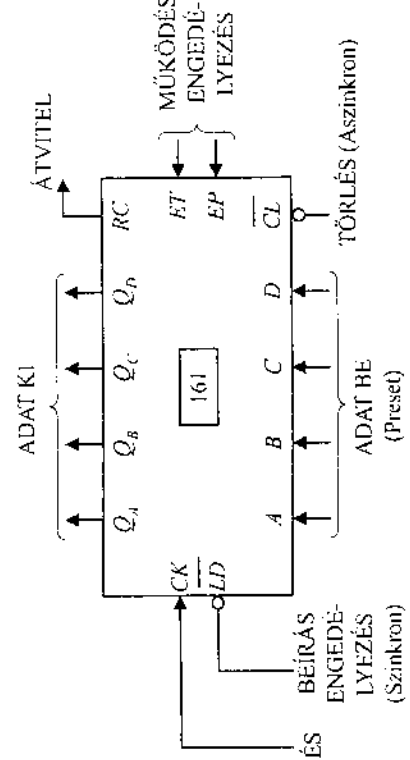
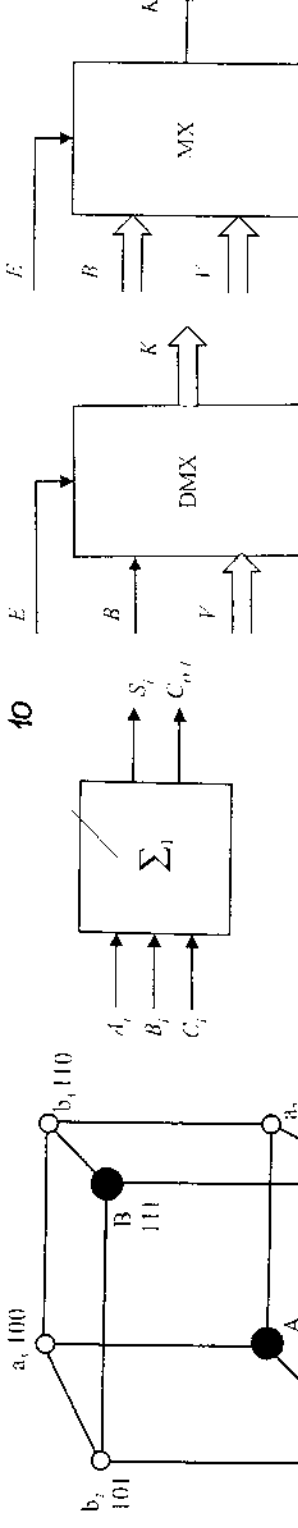
Léptetőregiszter működési elve és egy realizációja



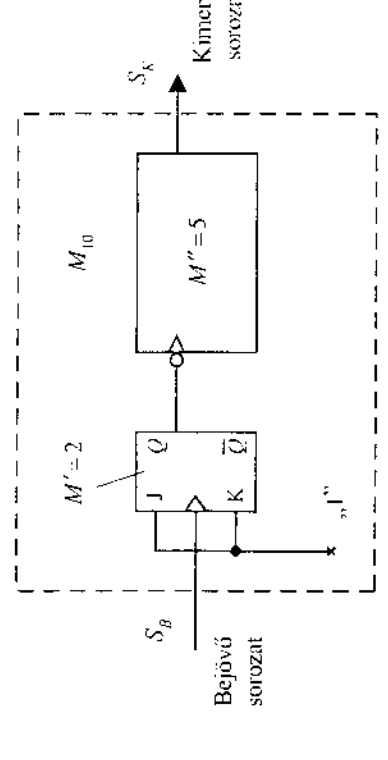
a)

b)

MULTIPLÉXER elvi vázlatja



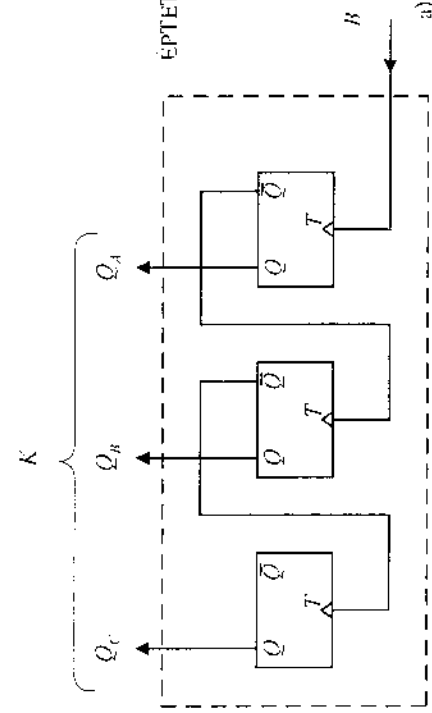
$M = 16$ - szinkron-párhuzamos-binér-előre számláló



Eredő modulus: $M = 2 \times 5 = 10$
 Kimenő frekvencia: $f_k = \frac{f_b}{M} = \frac{f_b}{10}$

frekvenciatosztó

Általános szabály, hogy az osztási tényezőt törstényezőkre kell bontani és az egyes törstényezőknak megfelelő osztóláncokat sorba kell kapcsolni, ekkor valójában a modulusok szorzata állítja elő az osztási tényezőt.

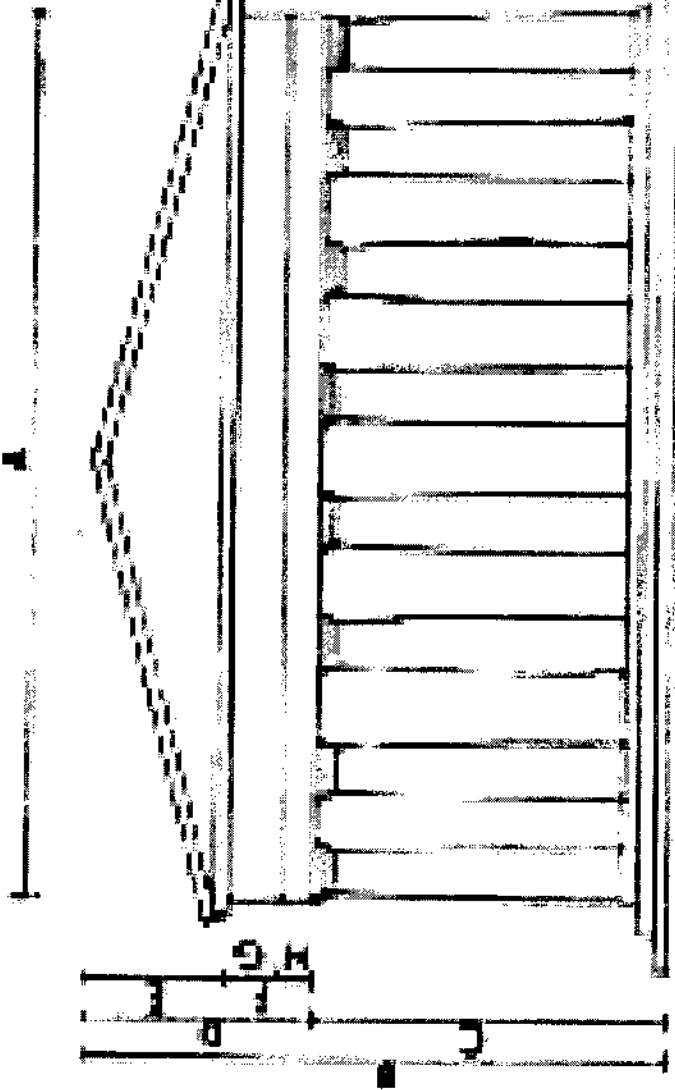


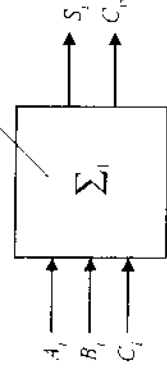
a)

2^0	Q_A	0	1	0	1	0	1	0	1	0
2^1	Q_B	0	0	1	1	0	0	1	1	0
2^2	Q_C	0	0	0	0	1	1	1	1	0
	B	0	1	2	3	4	5	6	7	0

b)

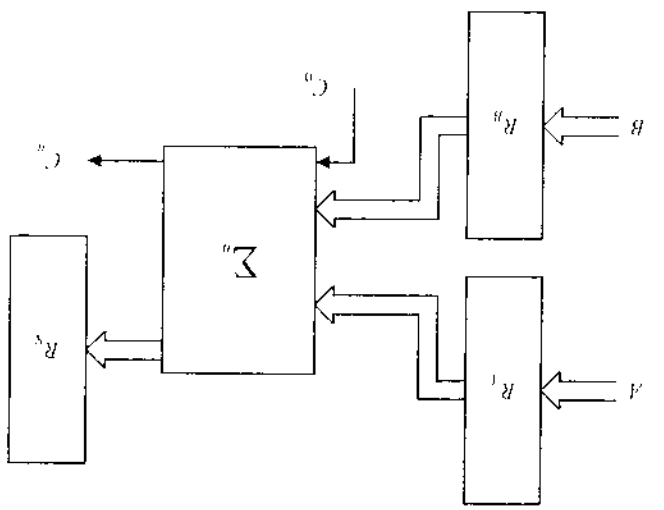
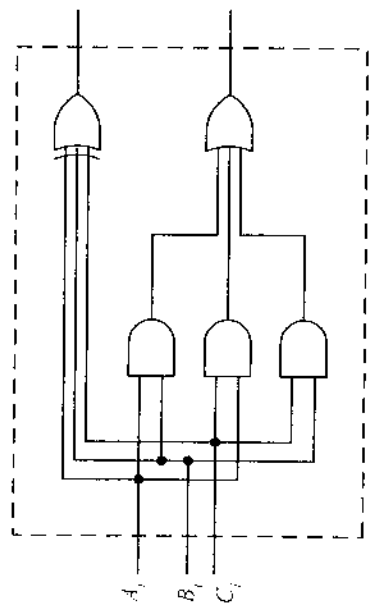
$M = 8$ -as -aszinkron-soros binér-előre számláló





A_i	B_i	C_i	C_{i+1}	S_i
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1

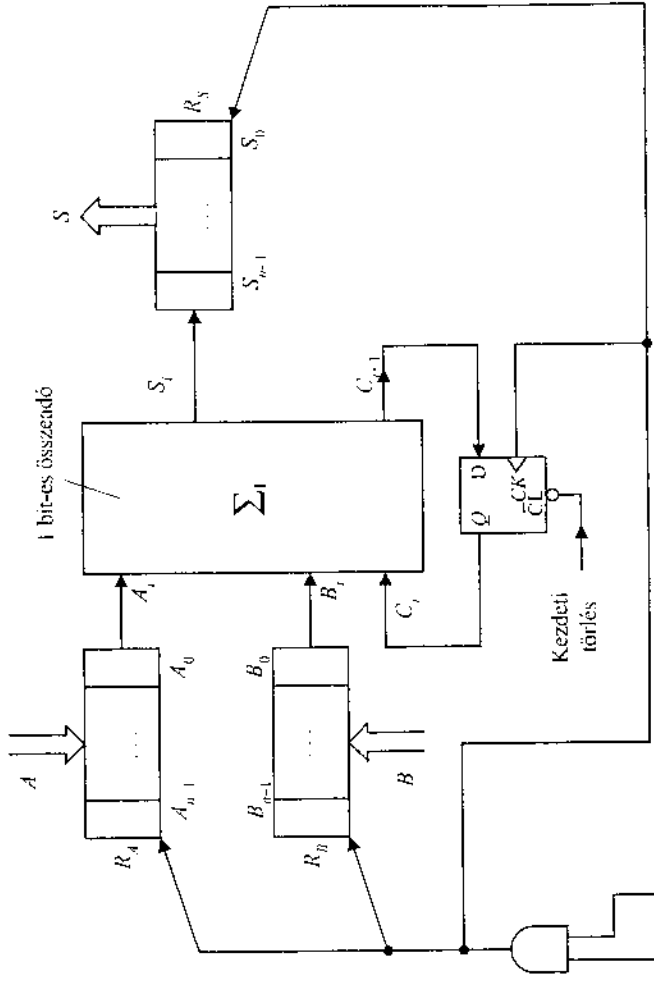
b)



d)

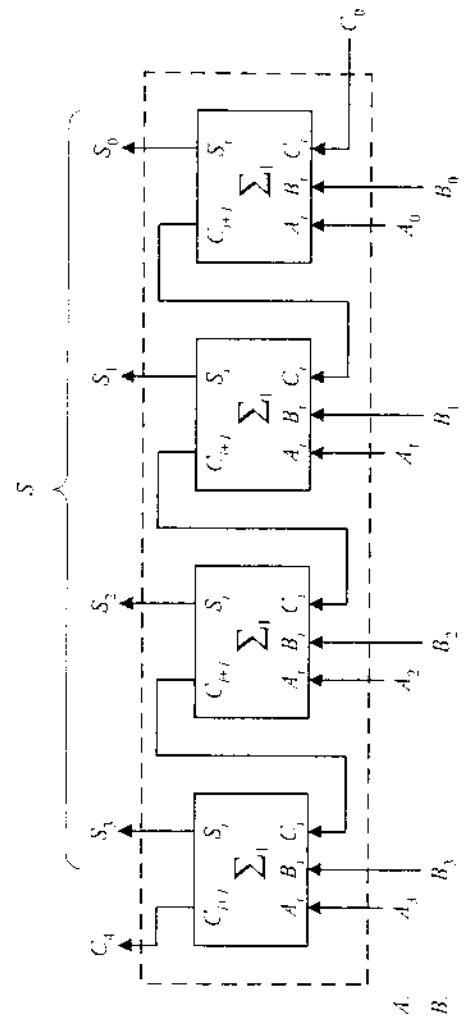
1 bit-es összeadó elve és működése

c)



EN ÓRA

Soros elven működő n-bit-es összeadó



1 bit-es modulokból felépített 4 bit-es összeadó

